

第一章 简介

1.2 PG-FP4 PG-FP4功能 规格

PG-FP4功能规格

项目	规格		
主机接口	RS-232C: USB ^{Note 1.}	D-SUB 9-pin, 9600, 19200, 38400, 57600 or 115200 bps USB type 'B' connector. USB conforms to USB Rev. 1.1	
目标接口 2, 4 ^{注2.4}	:接头 电平变换	HD-SUB 15-pin (receptacle) Within V _{DD} 输入 range (2.0 to 6.0 V)	
	支持接口ire	(max. 2.5 Mbps) 3-wire + handshake (max. 2.5 Mbps) UART (max. 153600 bps) I ² C (max. 100000 bps) PORT (max. 100000 bps)	
电压提供 ^{注3.4}	目标VPP提供电压 过电流保护线路提供给V _{PP} V _{DD} and V _{DD2}	2.0 to 12.0 V 2.0 to 6.0 V	max 200 m max 200 mA
4提供电压输入 ⁴	Target V _{DD} / V _{DD2} 供电压输入.	2.0 to 6.0 V	max 50 mA V _{DD} / V _{DD2} 提
时钟输入	. A 20-, 16-, 12-, 10-, 8-, 6-, 5-, 4-, 2- or 1-MHz时钟可被选择做目标CPU时钟		
脱机	.无主机时的编程利用NEXT键和回车键可被选择与执行		

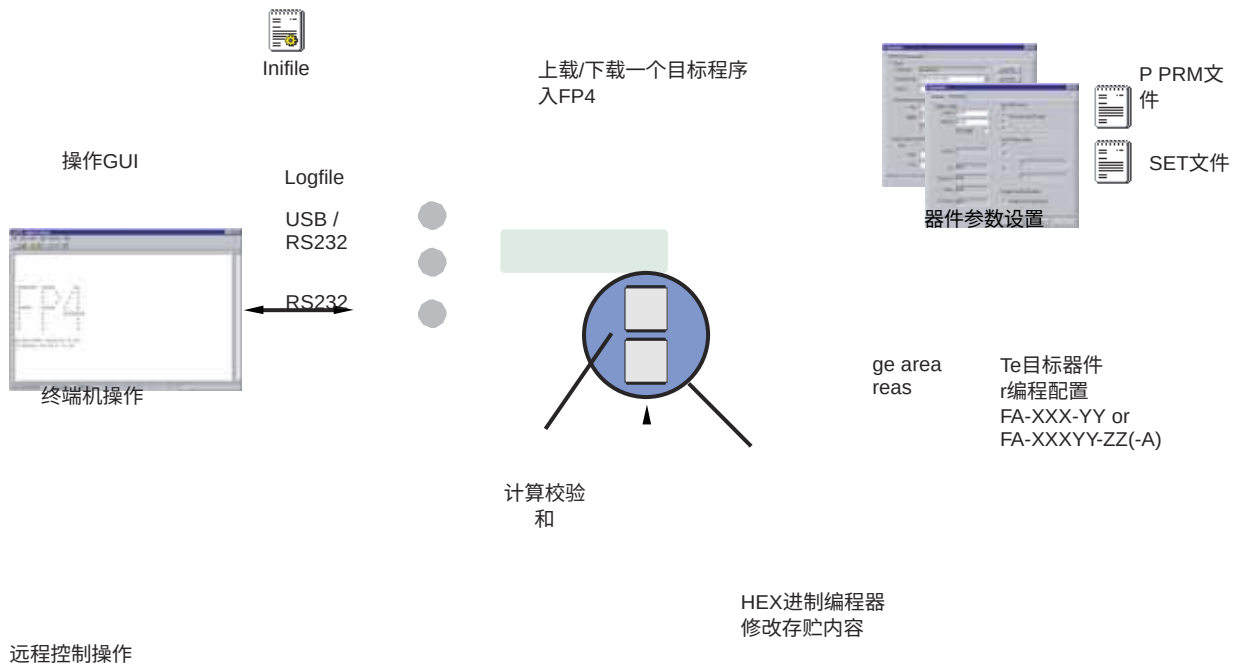
- Notes:** 1. 不支持Windows 95 和 Windows NT
2. 最大通讯速度接口变动随器件和环境改变
3. VDD提供给目标器件电源本电源不预期可以支持操作用户目标系统片上编程时使用目标提供的电源
4. .控制G以后, V_{PP} V_{DD}, V_{DD2}和所有的目标接口信号加了zener二极管电压保护(V_{PP}: 13 V, all others: 6.8 V)如果目标提供的电压超此限制,PG-FP4的保护二极管可能损坏.

第一章 简介

1.3 PG-FP4 Configuration in Host Control Mode

在连接主机时,PG-FP4的配置模式如下图:

图 1-1: PG-FP4在主机控制模式



用户图形接口程序员(GUI) for PG-FP4支持目标程序的上载/下载

选择用户参数修改下载到PG-FP4.

存储器校验和计算及闪存编程和校验的各种命令.

programming. General and user defined parameter setup data is saved in PRM files and SET files resp. These files are downloaded to PG-FP4 and kept in an internal EEPROM to have parameters available for stand-alone mode. The GUI starts up using most recent settings and saves modified settings in an INI-file. 通讯unication between GUI and PG-FP4 may be logged in an ASCII file.

PG-FP4's internal memory consists of 2 MB (or more) flash memory to hold the target program to be flashed into the target device. This memory area (progarea) may be split up into two independent memory areas of e.g. 1 MB each so that PG-FP4 may keep two different target programs for alternative programming.

本手册便同意熟悉PG-FP4包裹的硬件和软件

第2章描述硬件部件PG-FP4的安装

.第3章描述GUI的安装所需的步骤更新PG-FP4固化件如需读此章十分重要,因为固化件更新.

第四章描述GUI软件

第5章,使用GUI软件时,如何对闪存编程举例.

第6章如何使用脱机下的PG-FP4在无主机或终端机连线时,

第7章PG-FP4工作在终端模式时,所存可用的控制和器件命令的描述

第一章 简介

第8章如何对闪存编程的例子利用终端程序

第9章描述PG-FP4的接头和接线

第10章和11章用户系统设计时的建议

.第12章包括错误观信息和建议对应

强烈建议,除了手册外,也阅读**README.TXT**, **README.TXT**文档包含最后一分钟的信息并且可含有任何有用的指引|在PG-FP4的CD-ROM内可找到该**README.TXT**